



МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ
РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Магнитогорский государственный технический университет им. Г.И. Носова»

УТВЕРЖДАЮ
Директор Филиал в г. Белорецк
Д.Р. Хамзина
12.03.2021 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ (МОДУЛЯ)

СХЕМОТЕХНИКА

Направление подготовки (специальность)
13.03.02 Электроэнергетика и электротехника

Направленность (профиль/специализация) программы
Электропривод и автоматика

Уровень высшего образования - бакалавриат

Форма обучения
заочная

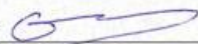
Институт/ факультет	Филиал в г. Белорецк
Кафедра	Металлургии и стандартизации
Курс	3

Белорецк
2021 год

Рабочая программа составлена на основе ФГОС ВО по направлению подготовки 13.03.02 Электроэнергетика и электротехника (уровень бакалавриата) (приказ Минобрнауки России от 28.02.2018 г. № 144)

Рабочая программа рассмотрена и одобрена на заседании кафедры Metallургии и стандартизации

15.02.2021, протокол № 6

Зав. кафедрой  С.М. Головизнин

Рабочая программа одобрена методической комиссией Физмат в г. Белорецк

12.03.2021, протокол № 7

Председатель  Д.Р. Хамзина

Рабочая программа составлена:

доцент кафедры МиС, канд. техн. наук  О.А. Сарапулов

Рецензент:

Начальник ЦРЭО АО "БМК"  Д.О. Тертычный

Лист актуализации рабочей программы

Рабочая программа пересмотрена, обсуждена и одобрена для реализации в 2022 - 2023 учебном году на заседании кафедры Металлургии и стандартизации

Протокол от _____ 20__ г. № ____
Зав. кафедрой _____ С.М. Головизнин

Рабочая программа пересмотрена, обсуждена и одобрена для реализации в 2023 - 2024 учебном году на заседании кафедры Металлургии и стандартизации

Протокол от _____ 20__ г. № ____
Зав. кафедрой _____ С.М. Головизнин

Рабочая программа пересмотрена, обсуждена и одобрена для реализации в 2024 - 2025 учебном году на заседании кафедры Металлургии и стандартизации

Протокол от _____ 20__ г. № ____
Зав. кафедрой _____ С.М. Головизнин

Рабочая программа пересмотрена, обсуждена и одобрена для реализации в 2025 - 2026 учебном году на заседании кафедры Металлургии и стандартизации

Протокол от _____ 20__ г. № ____
Зав. кафедрой _____ С.М. Головизнин

Рабочая программа пересмотрена, обсуждена и одобрена для реализации в 2026 - 2027 учебном году на заседании кафедры Металлургии и стандартизации

Протокол от _____ 20__ г. № ____
Зав. кафедрой _____ С.М. Головизнин

1 Цели освоения дисциплины (модуля)

Целями освоения дисциплины (модуля) «Схемотехника» является развитие у студентов личностных качеств, а также формирование профессиональных компетенций в соответствии с требованиями ФГОС ВО 3++ по направлению 130302 Электроэнергетика и электротехника.

2 Место дисциплины (модуля) в структуре образовательной программы

Дисциплина Схемотехника входит в часть учебного плана формируемую участниками образовательных отношений образовательной программы.

Для изучения дисциплины необходимы знания (умения, владения), сформированные в результате изучения дисциплин/ практик:

Производственная-технологическая практика

Знания (умения, владения), полученные при изучении данной дисциплины будут необходимы для изучения дисциплин/практик:

Программируемые промышленные контроллеры

Автоматизация типовых технологических процессов

Наладка автоматизированных электроприводов

Подготовка к сдаче и сдача государственного экзамена

Производственная-технологическая практика

Проектная деятельность

3 Компетенции обучающегося, формируемые в результате освоения дисциплины (модуля) и планируемые результаты обучения

В результате освоения дисциплины (модуля) «Схемотехника» обучающийся должен обладать следующими компетенциями:

Код индикатора	Индикатор достижения компетенции
ПК-3	Способность выполнить проектные решения отдельных частей системы электропривода
ПК-3.1	Решает профессиональные задачи для проектирования отдельных частей и узлов системы электропривода

4. Структура, объём и содержание дисциплины (модуля)

Общая трудоемкость дисциплины составляет 4 зачетных единиц 144 акад. часов, в том числе:

- контактная работа – 12,9 акад. часов;
- аудиторная – 10 акад. часов;
- внеаудиторная – 2,9 акад. часов
- самостоятельная работа – 122,4 акад. часов;
- подготовка к экзамену – 8,7 акад. часа

Форма аттестации - экзамен

Раздел/ тема дисциплины	Курс	Аудиторная контактная работа (в акад. часах)			Самостоятельная работа студента	Вид самостоятельной работы	Форма текущего контроля успеваемости и промежуточной аттестации	Код компетенции
		Лек.	лаб. зан.	практ. зан.				
1. Цифровые последовательностные устройства								
1.1 Триггеры (общие сведения и классификация; SR-триггер или RS-триггер; D-триггер; JK-триггер; T-триггер)	3	1			14	Подготовка к лабораторному занятию; чтение литературы по теме лекции.	Защита лабораторной работы	
1.2 Регистры (общие сведения и классификация; параллельные регистры; последовательные регистры; универсальные регистры)					14	Подготовка к лабораторному занятию; чтение литературы по теме лекции.	Защита лабораторной работы	
1.3 Счетчики (общие сведения и классификация; двоичные асинхронные счетчики; двоичные вычитающие асинхронные счетчики; синхронные счетчики; синхронные двоичные)					14	Подготовка к лабораторному занятию; чтение литературы по теме лекции.	Защита лабораторной работы	
Итого по разделу		1			42			
2. Преобразователи сигналов								
2.1 Цифро-аналоговые и аналого-цифровые преобразователи	3	1			12	Подготовка к лабораторному занятию; чтение литературы по теме лекции.	Защита лабораторной работы	
Итого по разделу		1			12			
3. Схемотехника типовых аналоговых устройств								

3.1	Операционные усилители	3		1/1И		12	Подготовка к лабораторному занятию; чтение литературы по теме лекции.	Защита лабораторной работы	
Итого по разделу				1/1И		12			
4. Типовые дискретно-импульсные устройства									
4.1	Одновибраторы	3	1	1/1И		14	Подготовка к лабораторному занятию; чтение литературы по теме лекции.	Защита лабораторной работы	
4.2	Мультивибраторы			1/1И		14	Подготовка к лабораторному занятию; чтение литературы по теме лекции.	Защита лабораторной работы	
Итого по разделу			1	2/2И		28			
5. Микропроцессорные системы									
5.1	Общие принципы организации однокристалльного микропроцессора	3		1		14	Подготовка к лабораторному занятию; чтение литературы по теме лекции.	Защита лабораторной работы	
Итого по разделу				1		14			
6. Устройства отображения информации									
6.1	Виды и принципы работы ЖК-индикаторов	3	1	2/1И		14,4	Подготовка к лабораторному занятию; чтение литературы по теме лекции.	Защита лабораторной работы	
Итого по разделу			1	2/1И		14,4			
Итого за семестр			4	6/4И		122,4		экзамен	
Итого по дисциплине			4	6/4И		122,4		экзамен	

5 Образовательные технологии

Для реализации предусмотренных видов учебной работы в качестве образовательных технологий в преподавании дисциплины «Схемотехника» используются традиционная и модульно-компетентностная технологии.

Лекции проходят в традиционной форме и в форме лекций-консультаций. На лекциях-консультациях изложение нового материала сопровождается постановкой вопросов и дискуссией в поисках ответов на эти вопросы.

При выполнении лабораторных работ студенты учатся практическим навыками проектирования и моделирования устройств, рассмотренных на лекционных занятиях. При защите лабораторных работ перед студентами ставятся задачи, требующие логического мышления, принципа обобщения и сопоставления.

Самостоятельная работа стимулирует студентов в процессе подготовки домашних заданий, при решении задач на лабораторных занятиях, при подготовке к итоговой аттестации.

6 Учебно-методическое обеспечение самостоятельной работы обучающихся

Представлено в приложении 1.

7 Оценочные средства для проведения промежуточной аттестации

Представлены в приложении 2.

8 Учебно-методическое и информационное обеспечение дисциплины (модуля)

а) Основная литература:

1. Пуховский, В. Н. Электротехника, электроника и схемотехника. Модуль «Цифровая схемотехника»: учебное пособие / В. Н. Пуховский, М. Ю. Поленов ; Южный федеральный университет. - Ростов-на-Дону ; Таганрог : Издательство Южного федерального университета, 2018. - 163 с. - ISBN 978-5-9275-3079-3. - Текст : электронный. - URL: <https://znanium.com/catalog/product/1039797> (дата обращения: 24.09.2020). – Режим доступа: по подписке. 2. Угрюмов Е.П. Цифровая схемотехника: Учебное пособие для ВУЗов. – 3-е изд., перераб. и доп. – СПб.: БХВ-Петербург, 2010. – 816 с.

2. Миленина, С. А. Электротехника, электроника и схемотехника : учебник и практикум для вузов / С. А. Миленина, Н. К. Миленин ; под редакцией Н. К. Миленина. — 2-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2020. — 406 с. — (Высшее образование). — ISBN 978-5-534-04525-3. — Текст : электронный // ЭБС Юрайт [сайт]. — URL: <https://urait.ru/bcode/450334> (дата обращения: 24.09.2020).

б) Дополнительная литература:

1. Маркарян, Л. В. Схемотехника цифровой электроники : учебное пособие / Л. В. Маркарян. — Москва : МИСИС, 2018. — 74 с. — ISBN 978-5-907061-72-9. — Текст : электронный // Лань : электронно-библиотечная система. — URL: <https://e.lanbook.com/book/116941> (дата обращения: 24.09.2020). — Режим доступа: для авториз. пользователей.

2. Муханин, Л. Г. Схемотехника измерительных устройств : учебное пособие / Л. Г. Муханин. — 4-е изд., стер. — Санкт-Петербург : Лань, 2019. — 284 с. — ISBN 978-5-8114-0843-6. — Текст : электронный // Лань : электронно-библиотечная система. — URL: <https://e.lanbook.com/book/111201> (дата обращения: 24.09.2020). — Режим доступа: для авториз. пользователей. 6. Грейнер Г.Р. и др. Проектирование бесконтактных управляющих логических устройств автоматики. — М.: Энергия, 1977. — 384 с.

3. Смирнов, Ю. А. Основы микроэлектроники и микропроцессорной техники : учебное пособие / Ю. А. Смирнов, С. В. Соколов, Е. В. Титов. — 2-е изд., испр. — Санкт-Петербург : Лань, 2013. — 496 с. — ISBN 978-5-8114-1379-9. — Текст : электронный // Лань : электронно-библиотечная система. — URL: <https://e.lanbook.com/book/12948> (дата обращения: 24.09.2020). — Режим доступа: для авториз. пользователей.

4. Электротехника и электроника в 3 т. Том 3. Основы электроники и электрические измерения : учебник и практикум для вузов / Э. В. Кузнецов, Е. А. Куликова, П. С. Культиасов, В. П. Лунин. — 2-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2020. — 234 с. — (Высшее образование). — ISBN 978-5-9916-8414-9. — Текст : электронный // ЭБС Юрайт [сайт]. — URL: <https://urait.ru/bcode/450784> (дата обращения: 24.09.2020).

в) Методические указания:

1. Малахов, О. С. Схемотехника цифровых электронных устройств [Текст] : учебное пособие / О. С. Малахов, А. А. Радионов ; МГТУ. - Магнитогорск : МГТУ, 2012. - 152 с. : ил., схемы, диагр., табл. - ISBN 978-5-9967-0263-3.

2. Малахов, О. С. Схемотехника цифровых электронных устройств [Текст] : учебное пособие / О. С. Малахов, А. А. Радионов, С. А. Линьков ; МГТУ. - Магнитогорск : [МГТУ], 2017. - 167 с. : ил., табл., схемы, граф., диагр.

г) Программное обеспечение и Интернет-ресурсы:

Программное обеспечение

Наименование ПО	№ договора	Срок действия лицензии
MS Windows 7(Белорецк)	К-171-09 от 18.10.2009	бессрочно
MS Office 2007(Белорецк)	К-171-09 от 18.10.2009	бессрочно
STATISTICA v.6(Белорецк)	К-169-09 от 16.11.2009	бессрочно
FAR Manager	свободно распространяемое ПО	бессрочно

Профессиональные базы данных и информационные справочные системы

Название курса	Ссылка
Национальная информационно-аналитическая система – Российский индекс научного цитирования (РИНЦ)	URL: https://elibrary.ru/project_risc.asp
Поисковая система Академия Google (Google Scholar)	URL: https://scholar.google.ru/
Информационная система - Единое окно доступа к информационным ресурсам	URL: http://window.edu.ru/

9 Материально-техническое обеспечение дисциплины (модуля)

Материально-техническое обеспечение дисциплины включает:

Аудитория для лекционных занятий: доска, мультимедийный проектор, экран, мультимедийные средства хранения, передачи и представления информации с выходом в Интернет;

Аудитории для проведения лабораторных работ: универсальные лабораторные стенды;

Аудитории для самостоятельной работы (компьютерные классы; читальный зал библиотеки): персональные компьютеры с пакетом MS Office, выходом в Интернет и с доступом в электронную информационно-образовательную среду университета;

Помещение для хранения и профилактического обслуживания учебного оборудования: стеллажи для хранения учебно-наглядных пособий и учебно-методической документации.

Приложение 1

Учебно-методическое обеспечение самостоятельной работы обучающихся

По дисциплине «Схемотехника» предусмотрена аудиторная и внеаудиторная самостоятельная работа обучающихся.

Аудиторная самостоятельная работа студентов предполагает ответы на вопросы на лабораторных занятиях при защите работ.

Примерные вопросы для защиты лабораторных работ:

1. Дайте определение комбинационного и последовательностного логического устройства.
2. Какие типы входов цифровых электронных устройств Вы знаете?
3. Объясните принцип вычитания двоичных чисел. Что понимается под понятиями *инкремент* и *декремент* двоичного числа? Нарисуйте схему четырехразрядного вычитателя.
4. Объясните принцип умножения двоичных чисел и поясните принцип работы логической схемы четырехразрядного матричного умножителя.
5. Что понимается под термином *проверка паритета двоичных чисел*? Какой способ обнаружения ошибок применяется в схемах контроля четности? Нарисуйте условно-графическое обозначение схемы контроля четности.
6. Дайте определение цифровому компаратору, нарисуйте его условно-графическое обозначение.
7. Дайте определение триггеру. Как классифицируют триггеры по типу синхронизации? Какие типы синхронизации Вы знаете? Нарисуйте их условно-графические обозначения.
8. Нарисуйте логические схемы RS-триггеров, реализованных на элементах 2ИЛИ-НЕ и 2И-НЕ, объясните принцип их работы. Нарисуйте условно-графическое обозначение RS-триггера.
9. Приведите таблицу истинности и нарисуйте условно-графическое обозначение D-триггера. Как он может быть реализован на RS-триггерах?
10. Назовите функциональное отличие JK-триггера от RS-триггера. Нарисуйте его условно-графическое обозначение и приведите таблицу истинности.
11. В некоторых JK-триггерах помимо входов J и K присутствуют входы R и S, аналогичные входам J и K. Объясните разницу между этими входами.
12. Нарисуйте условно-графическое обозначение T-триггера. Поясните принцип его работы при помощи идеализированной временной диаграммы работы для случая переключения по переднему фронту синхросигнала.
13. Что такое регистр? Какие типы регистров по способу ввода-вывода информации Вы знаете?
14. Нарисуйте условно-графические обозначения параллельного, последовательного и универсального регистров. Поясните назначение их входов и выходов.
15. Что такое счетчик? В чем разница между асинхронным и синхронным счетчиком?
16. Нарисуйте логическую схему двоичного четырехразрядного асинхронного счетчика, построенного на JK-триггерах.
17. Дайте определение одновибратору. Какие типы одновибраторов Вы знаете? В чем их отличие?
18. Приведите условно-графическое обозначение известных Вам одновибраторов, нарисуйте схемы их включения.
19. Нарисуйте схему и объясните принцип использования одновибратора для

подавления дребезга контактов кнопки.

20. Дайте определение мультивибраторам. Почему их называют "генераторами, управляемые напряжением".

21. Приведите условное обозначение и поясните назначения всех входов отечественной микросхемы мультивибратора К561ГГ1.

22. Что такое операционный усилитель?

23. Какие виды обратных связей операционных усилителей Вы знаете? Как применяется обратная связь?

24. Какие основные схемы включения ОУ Вы знаете?

25. Какие правила применяют для анализа работы схем с ОУ?

26. Что такое компаратор? Что такое интегратор?

27. Назовите назначение цифро-аналоговых преобразователей. Придумайте примеры их применения.

28. Какие типы ЦАП Вы знаете?

29. Объясните принципы действия ЦАП с широтно-импульсной модуляцией и ЦАП с суммированием весовых токов. Какими недостатками они обладают?

30. Объясните принцип действия параллельных ЦАП с суммированием весовых токов. Для чего в таких ЦАП применяют резистивную матрицу постоянного импеданса?

31. Нарисуйте функциональную схему параллельного ЦАП на источниках тока, объясните принцип работы, перечислите достоинств и недостатки.

32. Каким образом в ЦАП осуществляется преобразование чисел, имеющих знак?

33. Назовите основное предназначение аналого-цифровых преобразователей? Подумайте, как их можно применить в электроприводах?

34. Какие типы АЦП вы знаете?

35. Объясните принцип действия параллельных, многоступенчатых, многотактных, конвейерных АЦП и АЦП последовательного счета. Дайте им характеристику: основные достоинства и недостатки.

36. Объясните устройство и принцип действия сигма-дельта АЦП.

37. Дайте определение арифметико-логическому устройству. Нарисуйте логическую схему двухразрядного АЛУ, поясните его работу.

38. Что такое многоразрядная шина, и каким образом осуществляют передачу данных между различными устройствами, подключенными к ней?

39. Какие запоминающие устройства Вы знаете? Поясните принцип устройства ПЗУ, статического и динамического ОЗУ.

40. Нарисуйте функциональную схему ЭВМ. Поясните назначение основных ее компонентов (устройство памяти, АЛУ, устройство управления и устройства ввода-вывода).

41. Нарисуйте функциональную схему микро-ЭВМ с магистральной организацией. В чем состоит преимущества подобной организации, и каковы ее недостатки?

Приложение 2

Оценочные средства для проведения промежуточной аттестации

а) Планируемые результаты обучения и оценочные средства для проведения промежуточной аттестации:

Структурный элемент компетенции	Планируемые результаты обучения	Оценочные средства
ПК-3 Способность выполнить проектные решения отдельных частей системы электропривода		

Структурный элемент компетенции	Планируемые результаты обучения	Оценочные средства
ПК-3.1	Решает профессиональные задачи для проектирования отдельных частей и узлов системы электропривода	<p><i>Теоретические вопросы</i></p> <p>Перечень вопросов к экзамену:</p> <ol style="list-style-type: none"> 1. Дайте определение комбинационного и последовательностного логического устройства. 2. Дайте определение мультиплексу, приведите его таблицу истинности и нарисуйте условно-графическое обозначение. 3. Что понимается под термином проверка паритета двоичных чисел? Какой способ обнаружения ошибок применяется в схемах контроля четности? Нарисуйте условно-графическое обозначение схемы контроля четности. 4. Дайте определение цифровому компаратору, нарисуйте его условно-графическое обозначение. 5. Дайте определение триггеру. Как классифицируют триггеры по типу синхронизации? Какие типы синхронизации Вы знаете? Нарисуйте их условно-графические обозначения. 6. Приведите таблицу истинности и нарисуйте условно-графическое обозначение D-триггера. 7. Назовите функциональное отличие JK-триггера от RS-триггера. Нарисуйте его условно-графическое обозначение и приведите таблицу истинности. 8. Нарисуйте условно-графическое обозначение T-триггера. 9. Что такое регистр? Какие типы регистров по способу ввода-вывода информации Вы знаете? 10. Что такое счетчик? В чем разница между асинхронным и синхронным счетчиком? 11. Дайте определение одновибратору. Какие типы одновибраторов Вы знаете? В чем их отличие? 12. Дайте определение мультивибраторам. Почему их называют "генераторами, управляемые напряжением". 13. Что такое операционный усилитель? 14. Что такое компаратор? Что такое интегратор? 15. Назовите назначение цифро-аналоговых преобразователей. Придумайте примеры их применения. 16. Назовите основное предназначение аналого-цифровых преобразователей? Подумайте, как их можно применить в электроприводах? 17. Дайте определение арифметико-логическому устройству. 18. Что такое многоуровневая шина, и каким образом осуществляют передачу данных между различными устройствами, подключенными к ней? 19. Какие запоминающие устройства Вы знаете? Поясните принцип устройства ПЗУ, статического и динамического ОЗУ. <p>Перечень вопросов для защит лабораторных работ:</p> <ol style="list-style-type: none"> 1. Нарисуйте логические схемы RS-триггеров, реализованных на элементах 2ИЛИ-НЕ и 2И-НЕ, объясните принцип их работы. Нарисуйте условно-графическое обозначение RS-триггера. 2. В некоторых JK-триггерах помимо входов J и K присутствуют входы R и S, аналогичные входам J и K. Объясните разницу между этими входами. 3. Поясните принцип работы T-триггера при помощи идеализированной временной диаграммы работы для случая переключения по переднему фронту

Структурный элемент компетенции	Планируемые результаты обучения	Оценочные средства
		<p>синхросигнала.</p> <p>4. Нарисуйте условно-графические обозначения параллельного, последовательного и универсального регистров. Поясните назначение их входов и выходов.</p> <p>5. Нарисуйте логическую схему двоичного четырехразрядного асинхронного счетчика, построенного на JK-триггерах.</p> <p>6. Приведите условное обозначение и поясните назначения всех входов отечественной микросхемы мультивибратора К561ГГ1.</p> <p>7. Нарисуйте функциональную схему ЭВМ. Поясните назначение основных ее компонентов (устройство памяти, АЛУ, устройство управления и устройства ввода-вывода).</p> <p>8. Нарисуйте функциональную схему микро-ЭВМ с магистральной организацией. В чем состоит преимущества подобной организации, и каковы ее недостатки?</p> <p>9. Нарисуйте известные Вам схемы подключения светодиодных индикаторов. Как устроены семисегментные и матричные индикаторы?</p> <p>10. Объясните устройство жидкокристаллического индикатора. Нарисуйте логическую схему контроллера жидкокристаллического семисегментного индикатора и поясните ее работу.</p> <p>11. Для чего в схемах многоразрядных индикаторов используют динамическую индикацию? Нарисуйте схему динамической индикации с 4-мя семисегментными светодиодными индикаторами. Поясните принцип ее работы.</p> <p>12. Каким основным недостатком обладают устройства, использующие принцип динамической индикации и как уменьшают силу его воздействия?</p>

б) Порядок проведения промежуточной аттестации, показатели и критерии оценивания:

Для подготовки к экзамену студент должен освоить все изучаемые темы, в том числе и отведенные для самостоятельного изучения, выполнить и защитить лабораторные работы.

Экзамен по данной дисциплине проводится в устной форме по экзаменационным билетам, каждый из которых включает 2 теоретических вопроса и одно практическое задание.

Показатели и критерии оценивания экзамена:

– на оценку **«отлично»** (5 баллов) – обучающийся демонстрирует высокий уровень сформированности компетенций, всестороннее, систематическое и глубокое знание учебного материала, свободно выполняет практические задания, свободно оперирует знаниями, умениями, применяет их в ситуациях повышенной сложности.

– на оценку **«хорошо»** (4 балла) – обучающийся демонстрирует средний уровень сформированности компетенций: основные знания, умения освоены, но допускаются незначительные ошибки, неточности, затруднения при аналитических операциях, переносе знаний и умений на новые, нестандартные ситуации.

– на оценку **«удовлетворительно»** (3 балла) – обучающийся демонстрирует

пороговый уровень сформированности компетенций: в ходе контрольных мероприятий допускаются ошибки, проявляется отсутствие отдельных знаний, умений, навыков, обучающийся испытывает значительные затруднения при оперировании знаниями и умениями при их переносе на новые ситуации.

– на оценку **«неудовлетворительно»** (2 балла) – обучающийся демонстрирует знания не более 20% теоретического материала, допускает существенные ошибки, не может показать интеллектуальные навыки решения простых задач.

– на оценку **«неудовлетворительно»** (1 балл) – обучающийся не может показать знания на уровне воспроизведения и объяснения информации, не может показать интеллектуальные навыки решения простых задач.