



МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ  
РОССИЙСКОЙ ФЕДЕРАЦИИ



Федеральное государственное бюджетное образовательное учреждение  
высшего образования  
«Магнитогорский государственный технический университет им. Г.И. Носова»



УТВЕРЖДАЮ  
Директор ИЭиАС  
В.Р. Храмшин

10.02.2023 г.

**РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ (МОДУЛЯ)**

**МИКРОПРОЦЕССОРЫ**

Направление подготовки (специальность)  
11.03.04 Электроника и микроэлектроника

Направленность (профиль/специализация) программы  
Программирование и электроника информационных систем

Уровень высшего образования - бакалавриат

Форма обучения  
очная

Институт/ факультет	Институт энергетики и автоматизированных систем
Кафедра	Электроники и микроэлектроники
Курс	3
Семестр	6

Магнитогорск  
2023 год

Рабочая программа составлена на основе ФГОС ВО - бакалавриат по направлению подготовки 11.03.04 Электроника и наноэлектроника (приказ Минобрнауки России от 19.09.2017 г. № 927)

Рабочая программа рассмотрена и одобрена на заседании кафедры Электроники и микроэлектроники

17.01.2023, г. Протокол № 5

Зав. кафедрой  Д.Ю. Усатый

Рабочая программа одобрена методической комиссией ИЭиАС


10.02.2023 г. протокол № 7

Председатель  В.Р. Храмшин

Рабочая программа составлена:

доцент кафедры ЭиМЭ, канд. техн. наук  Д.Ю. Усатый

Рецензент:

директор СЦ ООО "ТЕХНОАП Инжиниринг" канд. техн. наук  Е.С. Суспицын

## Лист актуализации рабочей программы

---

Рабочая программа пересмотрена, обсуждена и одобрена для реализации в 2024 - 2025 учебном году на заседании кафедры Электроники и микроэлектроники

Протокол от \_\_\_\_\_ 20\_\_ г. № \_\_\_\_  
Зав. кафедрой \_\_\_\_\_ Д.Ю. Усатый

---

Рабочая программа пересмотрена, обсуждена и одобрена для реализации в 2025 - 2026 учебном году на заседании кафедры Электроники и микроэлектроники

Протокол от \_\_\_\_\_ 20\_\_ г. № \_\_\_\_  
Зав. кафедрой \_\_\_\_\_ Д.Ю. Усатый

---

Рабочая программа пересмотрена, обсуждена и одобрена для реализации в 2026 - 2027 учебном году на заседании кафедры Электроники и микроэлектроники

Протокол от \_\_\_\_\_ 20\_\_ г. № \_\_\_\_  
Зав. кафедрой \_\_\_\_\_ Д.Ю. Усатый

---

Рабочая программа пересмотрена, обсуждена и одобрена для реализации в 2027 - 2028 учебном году на заседании кафедры Электроники и микроэлектроники

Протокол от \_\_\_\_\_ 20\_\_ г. № \_\_\_\_  
Зав. кафедрой \_\_\_\_\_ Д.Ю. Усатый

## **1 Цели освоения дисциплины (модуля)**

Целью дисциплины является овладение студентами необходимым и достаточным уровнем профессиональных компетенций в соответствии с требованиями ФГОС ВО по направлению подготовки 11.03.04 «Электроника и наноэлектроника», профиль подготовки «Программирование и электроника информационных систем».

Современное развитие микропроцессоров и средств промышленной автоматизации на основе современных микроконтроллеров предъявляют к выпускнику высокие требования к умениям и навыкам проектировать и программировать такие системы. Специализированные средства проектирования, выпускаемые, как правило, производителями электронных компонентов и предлагаемые разработчику бесплатно, таких микропроцессорных систем существенно сокращает сроки создания и отладки устройств на основе современных микропроцессоров. Одним из видов профессиональной деятельности дипломированного специалиста может быть проектно-конструкторская и научно-исследовательская деятельность. Изучение в рамках данной дисциплины промышленного стандарта Intel MSC-51 в области микропроцессоров позволит современному инженеру на практике грамотно использовать сложное оборудование и существенно сократить время на поиск ошибок и устранение аварийных ситуаций в работе, а также выбирать оптимальные методы при разработке микропроцессорных систем и грамотно их программировать.

## **2 Место дисциплины (модуля) в структуре образовательной программы**

Дисциплина Микропроцессоры входит в часть учебного плана формируемую участниками образовательных отношений образовательной программы.

Для изучения дисциплины необходимы знания (умения, владения), сформированные в результате изучения дисциплин/ практик:

Основы микропроцессорной техники  
Отладочные средства микропроцессорных систем

Элементы цифровой техники

Машинные языки

Физика конденсированного состояния

Информатика и информационные технологии

Введение в направление

Знания (умения, владения), полученные при изучении данной дисциплины будут необходимы для изучения дисциплин/практик:

Основы проектирования электронной компонентной базы

САПР устройств промышленной электроники

Электронные промышленные устройства

Энергетическая электроника

Выполнение и защита выпускной квалификационной работы

Подготовка к сдаче и сдача государственного экзамена

Программируемые технические средства

Проектная деятельность

Производственная – преддипломная практика

## **3 Компетенции обучающегося, формируемые в результате освоения дисциплины (модуля) и планируемые результаты обучения**

В результате освоения дисциплины (модуля) «Микропроцессоры» обучающийся должен обладать следующими компетенциями:

Код индикатора	Индикатор достижения компетенции
ПК-1	Способен разрабатывать структурные и функциональные схемы электронных систем и комплексов, принципиальных схем устройств с использованием средств компьютерного проектирования, проведением проектных расчетов и технико-экономическим обоснованием принимаемых решений
ПК-1.1	Разрабатывает эскизный проект, включающий: выбор структурной схемы электронного устройства или системы путем сопоставления различных вариантов и их оценки с точки зрения технических и экономических требований; рассчитывает все необходимые показатели структурной схемы электронного устройства или системы, в том числе показатели качества; выбирает и обосновывает схемы вспомогательных устройств
ПК-1.2	Производит технико-экономическое обоснование принятого решения с расчетами себестоимости устройства и стоимости его эксплуатации; сравнивает с аналогами по технико-экономическим характеристикам

#### 4. Структура, объём и содержание дисциплины (модуля)

Общая трудоемкость дисциплины составляет 3 зачетных единиц 108 акад. часов, в том числе:

- контактная работа – 51,95 акад. часов;
- аудиторная – 51 акад. часов;
- внеаудиторная – 0,95 акад. часов;
- самостоятельная работа – 56,05 акад. часов;
- в форме практической подготовки – 0 акад. час;

Форма аттестации - зачет

Раздел/ тема дисциплины	Семестр	Аудиторная контактная работа (в акад. часах)			Самостоятельная работа студента	Вид самостоятельной работы	Форма текущего контроля успеваемости и промежуточной аттестации	Код компетенции
		Лек.	лаб. зан.	практ. зан.				
1. Раздел. Микропроцессоры	1.							
1.1 Введение. Особенности архитектуры микроконтроллеров стандарта Intel MCS-51. Общие особенности управляющих микроконтроллеров. Однокристалльные системы сбора данных семейства ADuC8xx производства Analog Devices. Общие характеристики микроконвертера	6	3	6		9	Изучение и повторение теоретического материала по всем разделам дисциплины, подготовка к лабораторным работам.	Выполнение лабораторных работ. 1. Знакомство с интегрированной отладочной средой ADsim812. Правила записи программ на языке Ассемблер. Правила записи команд. Правила записи директив.	ПК-1.1, ПК-1.2
1.2 Базовая архитектура микро-ров стандарта Intel MCS-51. Арифметико-логическое устройство. Назначение выводов ADuC812. Описание контактов ADuC812. Общие сведения об организации портов ввода-вывода. Альтернативные функции. Схема электрическая принципиальная макетной платы		3	6		8	Изучение и повторение теоретического материала по всем разделам дисциплины, подготовка к лабораторным работам.	Выполнение и оформление лабораторных работ 2. Организация временной задержки программным способом в микроконтроллере ADuC812.	ПК-1.1, ПК-1.2

1.3 Архитектура микроконвертера ADuC812	3	6		9	Изучение и повторение теоретического материала по всем разделам дисциплины, подготовка к лабораторным работам.	Выполнение и оформление лабораторных работ 3. Выполнение арифметических и логических операций с двоичными многобайтными числами.	ПК-1.1, ПК-1.2
1.4 Организация памяти микроконвертера. Память программ (ПЗУ). Память данных (ОЗУ). Регистры специальных функций (SFR). Регистр слова состояния процессора (PSW).	3	6		9	Изучение и повторение теоретического материала по всем разделам дисциплины, подготовка к лабораторным работам.	Выполнение и оформление лабораторных работ 4. Формирование временной задержки с использованием таймеров.	ПК-1.1, ПК-1.2
1.5 Таймеры\счетчики. Таймеры/счетчики микроконтроллера. Таймеры 0 и 1.Регистр режима работы T/C TMOD. Регистр управления / статуса таймера TCON. Общие сведения о таймере 2. Режимы работы таймеров – счетчиков. Логика работы T/C в режиме 0. Логика работы T/C в режиме 1. Логика работы T/C в режиме 2. Логика работы T/C в режиме 3.	2	4		9	Изучение и повторение теоретического материала по всем разделам дисциплины, подготовка к лабораторным работам.	Выполнение и оформление лабораторных работ 5. Исследование режимов работы универсального приемопередатчика (UART).	ПК-1.1, ПК-1.2
1.6 Система прерываний. Последовательные интерфейсы микроконтроллера ADuC812. UART порт. Регистр SBUF. Регистр управления/статуса приемопередатчика SCON. Скорость приема/передачи информации через последовательный UART порт. 7. Структура прерываний. Алгоритм обработки прерывания. Возможные источники прерывания. Система прерывания	3	6		12,05	Изучение и повторение теоретического материала по всем разделам дисциплины, подготовка к лабораторным работам.	Выполнение и оформление лабораторных работ 6. Исследование режимов работы аналого-цифрового преобразователя. 7. Исследование системы прерываний микроконтроллера.	ПК-1.1, ПК-1.2
Итого по разделу	17	34		56,05			
Итого за семестр	17	34		56,05		зачёт	
Итого по дисциплине	17	34		56,05		зачет	



## **5 Образовательные технологии**

Для реализации предусмотренных видов учебной работы в качестве образовательных технологий в преподавании дисциплины «Микропроцессоры» используются традиционная и модульно-компетентностная технологии.

Для формирования знаний по дисциплине предусмотрены: обзорные лекции – для систематизации и закрепления знаний по дисциплине, информационные – для ознакомления со стандартами и справочной информацией, лекции визуализации – для наглядного представления способов решения задач, проблемная - для развития исследовательских навыков и изучения способов решения задач.

Для освоения дисциплины предусмотрены интерактивные занятия. Все практические занятия по разделу проводятся в интерактивной форме и предполагают публичные выступления и обсуждения, В рамках интерактивного обучения применяются ИТ-методы (использование сетевых мультимедийных учебников разработчиков программного обеспечения, электронных образовательных ресурсов по данной дисциплине; совместная работа в малых группах (2-3 студента) –индивидуальное обучение и командная работа.

## **6 Учебно-методическое обеспечение самостоятельной работы обучающихся**

Представлено в приложении 1.

## **7 Оценочные средства для проведения промежуточной аттестации**

Представлены в приложении 2.

## **8 Учебно-методическое и информационное обеспечение дисциплины (модуля)**

### **а) Основная литература:**

1. Скворцов, С. В. Организация микропроцессоров и микропроцессорных систем : учебное пособие / С. В. Скворцов, В. И. Хрюкин. — Рязань : РГРТУ, 2018. — 80 с. — Текст : электронный // Лань : электронно-библиотечная система. — URL: <https://e.lanbook.com/book/168254> (дата обращения: 25.08.2022). — Режим доступа: для авториз. пользователей.

### **б) Дополнительная литература:**

1. Коледов Л.А. Технология и конструкция микросхем, микропроцессоров и микросборок [Электронный ресурс]. – М.: издательство «Лань», 2009. – 400 с. – Режим доступа: <https://e.lanbook.com/reader/book/192/#1> . – Загл. с экрана. - ISBN: 978-5-8114-0766-8

2. Кочукова О.А., Усатая Т.В., Усатый Д.Ю. Электротехнические чертежи и схемы: учебное пособие / О. А. Кочукова., Т.В. Усатая, Д.Ю. Усатый. - Магнитогорск: Изд-во Магнитогорск. гос. техн. ун-та им. Г. И. Носова, 2016. - 68 с.

3. Непомнящий, О. В. Проектирование сенсорных микропроцессорных систем управления [Электронный ресурс] :Монография / О. В. Непомнящий, Е. А. Вейсов. - Красноярск: Сибирский федеральный ун-т, 2010. - 149 с. – режим доступа: [http://e.lanbook.com/books/element.php?pl1\\_id=6047](http://e.lanbook.com/books/element.php?pl1_id=6047) - Загл.с экрана.

4. Левицкий, А. А. Проектирование микросистем. Программные средства обеспечения САПР [Электронный ресурс] : Учеб. пособие / А. А. Левицкий, П. С. Маринушкин. - Красноярск : Сиб. федер. ун-т, 2010. – 156 с. – режим доступа: [http://e.lanbook.com/books/element.php?pl1\\_id=6046](http://e.lanbook.com/books/element.php?pl1_id=6046) - Загл.с экрана.

5. Гальперин М. В. Электронная техника: Учебник / М.В. Гальперин. - 2-е изд., испр. и поп. - М.: ИЛ ФОРУМ: НИИ Инфпа-М. 2013 - 352 с.

### **в) Методические указания:**

1. Богаченков, А. Н. Цифровые устройства и микропроцессоры : методические

указания / А. Н. Богаченков. — Москва : РТУ МИРЭА, 2022. — 77 с. — Текст : электронный // Лань : электронно-библиотечная система. — URL: <https://e.lanbook.com/book/240125> (дата обращения: 25.08.2022). — Режим доступа: для авториз. пользователей.

2. Бражникова, Е. В. Архитектура процессоров и микропроцессоров : методические указания / Е. В. Бражникова. — Москва : РТУ МИРЭА, 2021. — 36 с. — Текст : электронный // Лань : электронно-библиотечная система. — URL: <https://e.lanbook.com/book/218396> (дата обращения: 25.08.2022). — Режим доступа: для авториз. пользователей.

#### г) Программное обеспечение и Интернет-ресурсы:

##### Программное обеспечение

Наименование ПО	№ договора	Срок действия лицензии
MS Office 2007 Professional	№ 135 от 17.09.2007	бессрочно
7Zip	свободно	бессрочно
Электронные плакаты по курсу "Автоматизированные системы управления на основе микропроцессорных технологий"	Д-903-13 от 14.06.2013	бессрочно
Arduino	свободно	бессрочно
FAR Manager	свободно	бессрочно

##### Профессиональные базы данных и информационные справочные системы

Название курса	Ссылка
Университетская информационная система РОССИЯ	<a href="https://uisrussia.msu.ru">https://uisrussia.msu.ru</a>
Электронные ресурсы библиотеки МГТУ им. Г.И. Носова	<a href="https://magtu.informsystema.ru/Marc.html?locale=ru">https://magtu.informsystema.ru/Marc.html?locale=ru</a>
Российская Государственная библиотека. Каталоги	<a href="https://www.rsl.ru/ru/4readers/catalogues/">https://www.rsl.ru/ru/4readers/catalogues/</a>
Федеральное государственное бюджетное учреждение «Федеральный институт промышленной	URL: <a href="http://www1.fips.ru/">http://www1.fips.ru/</a>
Информационная система - Единое окно доступа к информационным ресурсам	URL: <a href="http://window.edu.ru/">http://window.edu.ru/</a>
Поисковая система Академия Google (Google Scholar)	URL: <a href="https://scholar.google.ru/">https://scholar.google.ru/</a>
Национальная информационно-аналитическая система – Российский индекс научного цитирования (РИНЦ)	URL: <a href="https://elibrary.ru/project_risc.asp">https://elibrary.ru/project_risc.asp</a>
Электронная база периодических изданий East View Information Services,	<a href="https://dlib.eastview.com/">https://dlib.eastview.com/</a>

#### 9 Материально-техническое обеспечение дисциплины (модуля)

Материально-техническое обеспечение дисциплины включает:

Тип и название аудитории Оснащение аудитории

Компьютерные классы университета Персональные компьютеры со специализированным программным обеспечением.

Для чтения лекций: помещение и технические средства для демонстрации примеров и способов проектирования, видео фильмов и презентаций. Мультимедийное оборудование (ауд. 460, 365).

Специализированный компьютерный класс (лаборатория 343) 5 комплектов отладочных плат Triscend TE512S32 с блоками питания + 5 В 0,5 А, 5 компьютеров с ОЗУ не менее 512 МБ, любой НЧ генератор, двухканальный осциллограф с разверткой не менее 0,2 мкс, измеритель частотных характеристик. Программное обеспечение Triscend FastChip, программы для расчета коэффициентов фильтров КИХ и БИХ.

Аудитории для самостоятельной работы: компьютерные классы; читальные залы библиотеки Персональные компьютеры с пакетом MS Office, выходом в Интернет и с доступом в электронную информационно-образовательную среду университета

Помещение для хранения и профилактического обслуживания учебного оборудования

Стеллажи для хранения учебного оборудования.

Шкафы для хранения учебно-методической документации, учебного оборудования и учебно-наглядных пособий.

**6. Учебно-методическое обеспечение самостоятельной работы обучающихся.**  
Оценочные средства для текущего контроля успеваемости, промежуточной аттестации по итогам освоения дисциплины.

В течение семестра предусмотрено выполнение устных и письменных контрольных работ по дисциплине (по индивидуальным вариантам), проверка работ – еженедельно, защита лабораторных работ.

Основная часть заданий выполняется на занятиях. Самостоятельная работа предусматривает:

- подготовку к занятиям, изучение необходимых разделов в конспектах, учебных пособиях и методических указаниях; работа со справочной литературой
- исправление ошибок, замечаний, оформление лабораторных работ.

**Самостоятельная работа в ходе аудиторных занятий** предполагает: изучение и повторение теоретического материала по темам лекций (по конспектам и учебной литературе, методическим указаниям), решение задач, выполнение индивидуальных работ.

**Самостоятельная работа под контролем преподавателя** предполагает подготовку конспектов и выполнение необходимых расчетов по разделам дисциплины, решение и проверка преподавателем задач, лабораторных работ, работа с методической литературой, подготовка к зачету.

**Внеаудиторная самостоятельная работа студентов** предполагает подготовку к лабораторным занятиям, подготовку к контрольным работам, выполнение заданий (лабораторных работ), подготовку к зачету; изучение необходимых разделов в конспектах, учебных пособиях и методических указаниях; работа со справочной литературой, исправление ошибок, замечаний, оформление работ; работу с компьютерными графическими пакетами и электронными учебниками разработчиков программного обеспечения по дисциплине.

**По данной дисциплине предусмотрены различные виды контроля результатов обучения:** *текущий* контроль (еженедельная проверка выполнения заданий и работы с учебной литературой), *периодический* контроль (лабораторные работы) по каждой теме дисциплины, *промежуточный* контроль в виде зачета 6 семестре.

Темы (разделы) дисциплины	Вид самостоятельной работы	Формы контроля
<b>Введение. Особенности архитектуры микро-ров стандарта Intel MCS-51</b>	Подготовка к лекционным и лабораторным занятиям. Выполнение и оформление лабораторных работ по темам:  1. Знакомство с интегрированной отладочной средой ADsim812.	Проверка и защита лабораторных работ. Зачет.

<b>Базовая архитектура микро-ров стандарта Intel MCS-51</b>	Правила записи программ на языке Ассемблер. Правила записи команд. Правила записи директив. 2. Организация временной задержки программным способом в микроконтроллере ADuC812. 3. Выполнение арифметических и логических операций с двоичными многобайтными числами. 4. Формирование временной задержки с использованием таймеров. 5. Исследование режимов работы универсального приемопередатчика (UART). 6. Исследование режимов работы аналого-цифрового преобразователя. 7. Исследование системы прерываний микроконтроллера.	
<b>Архитектура микроконвертера ADuC812</b>		
<b>Организация памяти микроконвертера</b>		
<b>Таймеры\счетчики</b>		
<b>Система прерываний</b>		

#### **Темы лабораторных работ:**

1. Знакомство с интегрированной отладочной средой ADsim812. Правила записи программ на языке Ассемблер. Правила записи команд. Правила записи директив.
2. Организация временной задержки программным способом в микроконтроллере ADuC812.
3. Выполнение арифметических и логических операций с двоичными многобайтными числами.
4. Формирование временной задержки с использованием таймеров.
5. Исследование режимов работы универсального приемопередатчика (UART).
6. Исследование режимов работы аналого-цифрового преобразователя.
7. Исследование системы прерываний микроконтроллера.

#### **Методические рекомендации для студентов к лабораторным занятиям**

1. Усатый Д.Ю. Описание интегрированной отладочной среды для микроконтроллера ADuC812. Методическая разработка. - Магнитогорск, 2005. – 32 с.
2. Усатый Д.Ю Справочник по системе команд микроконтроллеров стандарта Intel MCS-51. - Магнитогорск, 2010.

**7 Оценочные средства для проведения промежуточной аттестации**

Промежуточная аттестация имеет целью определить степень достижения запланированных результатов обучения по дисциплине (модулю) за определенный период обучения (семестр) и может проводиться в форме зачета, зачета с оценкой, экзамена, защиты курсового проекта (работы).

Данный раздел состоит из двух пунктов: а) Планируемые результаты обучения и оценочные средства для проведения промежуточной аттестации. б) Порядок проведения промежуточной аттестации, показатели и критерии оценивания.

**а) Планируемые результаты обучения и оценочные средства для проведения промежуточной аттестации:**

Код индикатора	Индикатор достижения компетенции	Оценочные средства
<p><b>ПК-1: способностью строить простейшие физические и математические модели приборов, схем, устройств и установок электроники и нанoeлектроники различного функционального назначения, а также использовать стандартные программные средства их компьютерного моделирования</b></p>		
<p>ПК-1.1:</p>	<p>Разрабатывает эскизный проект, включающий: выбор структурной схемы электронного устройства или системы путем сопоставления различных вариантов и их оценки с точки зрения технических и экономических требований; рассчитывает все необходимые показатели структурной схемы электронного устройства или системы, в том числе показатели качества; выбирает и обосновывает схемы</p>	<p><b>Вопросы для подготовки к зачету:</b></p> <ol style="list-style-type: none"> <li>1. Назовите способы адресации микроконвертера ADuC812 и нарисуйте граф путей передачи данных.</li> <li>2. Сложите два двоичных многобайтных числа. Оба слагаемых расположены в резидентной памяти данных, начиная с младшего адреса. Результат поместите в R2.</li> <li>3. Назовите способы адресации микроконвертера ADuC812 и команды передачи данных.</li> <li>4. Организовать последовательную передачу данных из аккумулятора на нулевой вывод порта 2, а на нулевой вывод порта 3 инверсное значение. Передача выполняется младшими битами вперед.</li> <li>5. Назовите общие характеристики современных микроконтроллеров и систем сбора данных семейства ADuC812.</li> </ol>

Код индикатора	Индикатор достижения компетенции	Оценочные средства
	вспомогательных устройств	<p>6. Напишите программу ожидания «отрицательного» импульса сигнала при подключении датчика к 3-му выводу порта 1, при условии что начальное состояние входа – единичное.</p> <p>7. Структурная организация микроконвертера ADuC812. (назовите общие характеристики и нарисуйте функциональную схему)</p> <p>8. Подсчитать количество «положительных» импульсов поступающих на вход 3 порта 2. Результат сохранить в R0 банка 2.</p> <p>9. Расскажите об организации ОЗУ микроконвертера ADuC812. Нарисуйте и поясните программную модель ADuC812.</p> <p>10. Напишите программу формирования периодического управляющего воздействия (меандр) на 2 выводе порта 3.</p> <p>11. Расскажите об организации ПЗУ микроконвертера ADuC812 и регистрах специального назначения.</p> <p>12. Расскажите о регистре слова состояния процессора.</p> <p>13. Получить массив из 255 байт переданных внешним устройством через UART порт и поместить этот массив в память данных используя косвенную адресацию. (скорость работы UART 1200 бит/с)</p> <p>14. Расскажите об организации портов ввода – вывода микроконвертера ADuC812. (общие сведения, альтернативные функции)</p> <p>15. Вычислить время задержки в следующей подпрограмме при частоте резонатора 12 МГц:</p> <p style="text-align: center;">DELAY:</p> <p style="text-align: center;">MOV R7,#200</p> <p style="text-align: center;">DLY1: MOV R6,#229</p>

Код индикатора	Индикатор достижения компетенции	Оценочные средства
		<p style="text-align: center;">DJNZ R6,\$</p> <p style="text-align: center;">DJNZ R7,DLY1</p> <p style="text-align: center;">RET</p> <p>16. Расскажите о режимах работы таймеров – счетчиков микроконвертера ADuC812.</p> <p>17. Поясните логику работы Т/С 0 в режиме 0.</p> <p>18. Поясните логику работы Т/С 0 в режиме 1.</p> <p>19. Поясните логику работы Т/С 0 в режиме 2.</p> <p>20. Поясните логику работы Т/С 0 в режиме 3.</p> <p>21. Расскажите о последовательных интерфейсах микроконвертера ADuC812. Особенности и режимы работы последовательного интерфейса UART.</p> <p>22. Поясните режимы 0 и 3 работы последовательного интерфейса UART.</p> <p>23. Поясните режимы 1 и 2 работы последовательного интерфейса UART.</p> <p>24. Скорость приема/передачи информации через последовательный UART порт. Регистры управления/статуса приемопередатчика.</p> <p>25. Система прерывания микроконтроллера ADuC812 (схема прерывания, таблица векторов прерываний, приоритеты прерываний).</p> <p>26. Вычислить время задержки в следующей подпрограмме при частоте резонатора 11,0592 МГц:</p> <p style="text-align: center;">DELAY:</p> <p style="text-align: center;">MOV R7,#200</p> <p style="text-align: center;">DLY1: MOV R6,#229</p> <p style="text-align: center;">DJNZ R6,\$</p> <p style="text-align: center;">DJNZ R7,DLY1</p>



Код индикатора	Индикатор достижения компетенции	Оценочные средства
		<p style="text-align: center;">RET</p> <ol style="list-style-type: none"> <li>27. Структура и характеристики АЦП. Регистры управления и регистры данных.</li> <li>28. Запомнить во внешней памяти данных содержимое регистров банка 2. начальный адрес внешней памяти 5000h</li> <li>29. Структура и характеристики АЦП. Возможности работы с внешней памятью при помощи контроллера DMA.</li> <li>30. Передать содержимое буфера UART в память данных используя косвенную адресацию.</li> <li>31. Режимы работы и регистры управления/статуса АЦП.</li> <li>32. Получить массив из 5 байт переданных внешним устройством через UART порт и поместить этот массив в память данных используя косвенную адресацию. (скорость работы UART произвольная)</li> <li>33. Виды адресации и команды ветвления.</li> <li>34. Напишите программу ожидания замыкания контакта датчика с выдачей логической 1 на вывод 1 порта 3.</li> <li>35. Виды адресации и команды битового процессора и логические команды.</li> <li>36. Напишите программу ожидания размыкания контакта датчика с выдачей логической 0 на вывод 3 порта 1.</li> </ol>

Код индикатора	Индикатор достижения компетенции	Оценочные средства
ПК-1.2:	Производит технико-экономическое обоснование принятого решения с расчетами себестоимости устройства и стоимости его эксплуатации; сравнивает с аналогами по технико-экономическим характеристикам	<p>Подготовленные и оформленные лабораторные работы.</p> <p>Защита лабораторных работ.</p> <p><b>Темы лабораторных работ:</b></p> <ol style="list-style-type: none"> <li>1. Знакомство с интегрированной отладочной средой ADsim812. Правила записи программ на языке Ассемблер. Правила записи команд. Правила записи директив.</li> <li>2. Организация временной задержки программным способом в микроконтроллере ADuC812.</li> <li>3. Выполнение арифметических и логических операций с двоичными многобайтными числами.</li> <li>4. Формирование временной задержки с использованием таймеров.</li> <li>5. Исследование режимов работы универсального приемопередатчика (UART).</li> <li>6. Исследование режимов работы аналого-цифрового преобразователя.</li> <li>7. Исследование системы прерываний микроконтроллера.</li> </ol>

**б) Порядок проведения промежуточной аттестации, показатели и критерии оценивания:**

Промежуточная аттестация по дисциплине включает теоретические вопросы, позволяющие оценить уровень усвоения обучающимися знаний, и практические задания, выявляющие степень сформированности умений и владений, проводится в форме зачета в конце каждого семестра.

Методические указания для подготовки к зачету: для подготовки к зачету студент должен освоить все изучаемые темы, в том числе и отведенные для самостоятельного изучения, выполнить и сдать все графические листы и выполнить все контрольные работы.

**Показатели и критерии оценивания зачета:**

– **«зачтено»** – обучающийся демонстрирует высокий уровень сформированности компетенций, всестороннее, систематическое и глубокое знание учебного материала, свободно выполняет практические задания, свободно оперирует знаниями, умениями, применяет их в ситуациях повышенной сложности.

– **«не зачтено»** – обучающийся демонстрирует знания не более 20% теоретического материала, допускает существенные ошибки, не может показать интеллектуальные навыки решения простых задач.