

Министерство науки и высшего образования Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Магнитогорский государственный технический университет им. Г. И. Носова»
Многопрофильный колледж



УТВЕРЖДАЮ
Директор
/ С.А. Махновский
26 февраля 2020 г.

**РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ
ОПЦ.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ**

**«Общепрофессиональный цикл»
программы подготовки специалистов среднего звена
специальности 09.02.07 Информационные системы и программирование**

Квалификация: программист

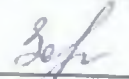
Форма обучения

очная

Магнитогорск, 2020

Рабочая программа учебной дисциплины разработана на основе: ФГОС по специальности среднего профессионального образования 09.02.07 Информационные системы и программирование, утвержденного приказом Министерства образования и науки Российской Федерации от «09» декабря 2016 г. №1547; Примерной основной образовательной программы по специальности 09.02.07 Информационные системы и программирование, зарегистрированной в федеральном реестре примерных основных образовательных программ (регистрационный номер 09.02.07-170511), и примерной программы учебной дисциплины Архитектура аппаратных средств (Приложение № II-5 к ПОП СПО).

ОДОБРЕНО

Предметной -цикловой комиссией
«Информатики и вычислительной
техники»
Председатель  /И.Г.Зорина
Протокол № 7 от 11.02. 2020

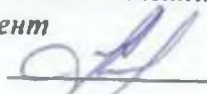
Методической комиссией МпК

Протокол № 7 от 26.02 2020

Разработчик:

преподаватель МпК ФГБОУ ВО «МГТУ им. Г.И. Носова»  /Алексей
Алекстандрович Андре

Рецензент: *доцент кафедры «Вычислительная техника и программирование» ФГБОУ
ВО «МГТУ им. Г.И. Носова», к.т.н., доцент*

 / Александр Николаевич Калитаев

СОДЕРЖАНИЕ

стр.

1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	4
2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ	6
3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ	10
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ	12
ПРИЛОЖЕНИЕ 1	15
ПРИЛОЖЕНИЕ 2	17
ЛИСТ РЕГИСТРАЦИИ ИЗМЕНЕНИЙ И ДОПОЛНЕНИЙ	18

1 ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ «АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

1.1 Область применения программы

Рабочая программа учебной дисциплины «Архитектура аппаратных средств» является частью программы подготовки специалистов среднего звена по специальности 09.02.07 Информационные системы и программирование. Рабочая программа составлена для очной формы обучения.

1.2 Место дисциплины в структуре программы подготовки специалистов среднего звена

Учебная дисциплина «Архитектура аппаратных средств» относится к общепрофессиональному учебному циклу.

Освоению учебной дисциплины предшествует изучение учебных дисциплин

ПД. 02 Информатика

Дисциплина «Архитектура аппаратных средств» является предшествующей для изучения следующих учебных дисциплин, профессиональных модулей:

ЕН.02 Дискретная математика с элементами математической логики,

ПМ.04 Сопровождение и обслуживание программного обеспечения компьютерных систем.

1.3 Цель и планируемые результаты освоения дисциплины:

Содержание дисциплины ориентировано на подготовку обучающихся к освоению профессиональных модулей программы подготовки специалистов среднего звена по специальности и овладению следующими общими и профессиональными компетенциями:

ПК 4.1 Осуществлять установку, настройку и обслуживание программного обеспечения компьютерных систем.

ПК 4.2 Осуществлять измерения эксплуатационных характеристик программного обеспечения компьютерных систем на соответствие.

ОК 1. Выбирать способы решения задач профессиональной деятельности, применительно к различным контекстам.

ОК 2. Осуществлять поиск, анализ и интерпретацию информации, необходимой для выполнения задач профессиональной деятельности.

ОК 4. Работать в коллективе и команде, эффективно взаимодействовать с коллегами, руководством, клиентами.

ОК 5. Осуществлять устную и письменную коммуникацию на государственном языке с учетом особенностей социального и культурного контекста.

ОК 9. Использовать информационные технологии в профессиональной деятельности.

ОК 10. Пользоваться профессиональной документацией на государственном и иностранном языке.

<i>Код ПК/ ОК</i>	<i>Умения</i>	<i>Знания</i>
ПК 4.1 ОК 01 ОК 02 ОК 10	У2. подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы; У3. производить установку и настройку программного обеспечения компьютерных систем; У01.3 определять этапы решения	34. основных логических блоков компьютерных систем; 35. процессы обработки информации на всех уровнях компьютерных архитектур; основные компоненты программного обеспечения компьютерных систем;

	<p>задачи;</p> <p>У01.4 выявлять и эффективно искать информацию, необходимую для решения задачи и/или проблемы;</p> <p>У02.2 определять необходимые источники информации;</p> <p>У02.3 планировать процесс поиска;</p> <p>У02.4 структурировать получаемую информацию;</p> <p>У10.6 понимать тексты на базовые профессиональные темы;</p> <p>У10.7 читать, понимать и находить необходимые технические данные и инструкции в руководствах в любом доступном формате;</p>	<p>Зб. основные принципы управления ресурсами и организации доступа к этим ресурсам;</p> <p>301.3 основные источники информации и ресурсы для решения задач и проблем в профессиональном и/или социальном контексте;</p> <p>301.4 структуру плана для решения задач;</p> <p>302.2 приемы структурирования информации;</p> <p>310.6 типы и назначение технической документации, включая руководства и рисунки в любом доступном формате;</p>
<p>ПК 4.2</p> <p>ОК 04</p> <p>ОК 05</p> <p>ОК 09</p>	<p>У1. получать информацию о параметрах компьютерной системы;</p> <p>У04.8 эффективно работать в команде;</p> <p>У05.2 использовать навыки устного общения в профессиональной деятельности;</p> <p>У05.4 использовать стандартный набор коммуникационных технологий;</p> <p>У09.1 применять средства информационных технологий для решения профессиональных задач;</p> <p>У09.2 использовать современное программное обеспечение;</p> <p>У09.3 проявлять культуру информационной безопасности при использовании информационно-коммуникационных технологий;</p>	<p>З1. базовые понятия и основные принципы построения архитектур вычислительных систем;</p> <p>З2. типы вычислительных систем и их архитектурные особенности;</p> <p>З3. организацию и принцип работы;</p> <p>304.9 принципы, приемы и практики эффективной командной работы;</p> <p>305.8 правила оформления документов;</p> <p>309.1 современные средства и устройства информатизации;</p> <p>309.2 порядок их применения и программное обеспечение в профессиональной деятельности;</p> <p>309.3 нормы информационной безопасности при использовании информационно-коммуникационных технологий;</p>

2 СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ ОПЦ. 02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ

2.1 Объем учебной дисциплины и виды учебной работы (очно)

Вид учебной работы	Объем часов
Объем образовательной программы	76
в том числе:	
лекции, уроки	18
практические занятия	4
лабораторные занятия	28
курсовая работа (проект)	<i>Не предусмотрено</i>
консультации	<i>Не предусмотрено</i>
Самостоятельная работа	8
Промежуточная аттестация	<i>экзамен</i>

2.2 Тематический план и содержание учебной дисциплины Архитектура аппаратных средств (очно)

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем часов	Коды компетенций/осваиваемых элементов компетенций
1	2	3	4
Раздел 1. Вычислительные приборы и устройства		2	ПК 4.2, ОК 09
Тема 1.1	Содержание учебного материала:	2	31, 32, 33, 309.1
Классы вычислительных машин	1. История развития вычислительных устройств и приборов. 2. Классификация ЭВМ: по принципу действия, по поколениям, назначению, по размерам и функциональным возможностям		
Раздел 2. Архитектура и принципы работы основных логических блоков системы		74	ПК 4.1, 4.2, ОК 01, ОК 02, ОК 04, ОК 05, ОК 09, ОК 10
Тема 2.1 Логические основы ЭВМ, элементы и узлы	Содержание учебного материала:	2	31, 32, 33, 304.9, 305.8, 309.1, 309.2, 309.3 У1, У05.4, У09.1, У09.2
	Представление чисел в памяти ЭВМ. Базовые логические операции и схемы: конъюнкция, дизъюнкция, отрицание. Таблицы истинности. Схемные логические элементы: регистры, триггеры, сумматоры, мультиплексор, демультиплексор, шифратор, дешифратор, компаратор.		
	В том числе практических работ	4	
	Практическая работа 1. Решение арифметических и логических задач		
	В том числе лабораторных работ	8	
	Лабораторная работа 1 Моделирование логических элементов		
Лабораторная работа 2 Моделирование триггеров			
Лабораторная работа 3 Моделирование регистров			
Лабораторная работа 4 Моделирование счетчиков			
Самостоятельная работа обучающихся:	4		
Прямой обратный и дополнительный код.			
Тема 2.2 Принципы организации ЭВМ	Содержание учебного материала	2	31, 32, 33, 304.9, 305.8, 309.1, 309.2, 309.3
	Базовые представления об архитектуре ЭВМ. Принципы (архитектура) фон Неймана. Простейшие типы архитектур. Принцип открытой архитектуры. Магистрально-модульный принцип организации ЭВМ. Классификация параллельных компьютеров. Классификация архитектур вычислительных систем: классическая архитектура, классификация Флинна.		

Тема 2.3 Классификация и типовая структура микропроцессоров	Содержание учебного материала	2	31, 32, 33, 309.1
	Организация работы и функционирование процессора. Микропроцессоры типа CISC, RISC, MISC. Характеристики и структура микропроцессора. Устройство управления, арифметико-логическое устройство, микропроцессорная память: назначение, упрощённые функциональные схемы.		
Тема 2.4 Технологии повышения производительности процессоров	Содержание учебного материала	2	31, 32, 33, 304.9, 305.8, 309.1, 309.2, 309.3 У1, У04.8, У09.1, У09.2, У09.3
	Системы команд процессора. Регистры процессора: сущность, назначение, типы. Параллелизм вычислений. Конвейеризация вычислений. Суперскаляризация. Матричные и векторные процессоры. Динамическое исполнение. Технология Hyper-Threading. Режимы работы процессора: характеристики реального, защищённого и виртуального реального.		
	В том числе лабораторных работ	4	
	1. Системы команд процессора. Модель учебной ЭВМ. 2. Компиляция и запуск программ в машинных кодах.		
Самостоятельная работа обучающихся: Архитектура современных процессоров. Флагманы Intel и AMD	4		
Тема 2.5 Компоненты системного блока	Содержание учебного материала	2	34, 35, 36, 301.3, 301.4, 302.2, 310.6 У2, У3, У01.3, У01.4, У02.2, У02.3, У02.4, У10.6, У10.7
	1. Системные платы. Виды, характеристики, форм-факторы. Типы интерфейсов. Принцип организации интерфейсов. Основные шины расширения, принцип построения шин, характеристики, параметры. 2. Корпуса ПК. Виды, характеристики, форм-факторы. Блоки питания. Виды, характеристики, форм-факторы. 3. Прямой доступ к памяти. Прерывания. Драйверы. Спецификация P&P		
	В том числе лабораторных работ	6	
1. Сборка, установка, подключение комплектующих в корпус ПК 2. Установка конфигурации системы при помощи утилиты CMOS Setup 3. Сбор информации об установленном процессоре. Тестирование процессора на производительность и отказоустойчивость			
Тема 2.6 Запоминающие устройства ЭВМ	Содержание учебного материала	2	34, 35, 36, 301.3, 301.4, 302.2, 310.6 У2, У01.3, У01.4, У10.6, У10.7
	Виды памяти в технических средствах информатизации: постоянная, переменная, внутренняя, внешняя. Принципы хранения информации. Накопители на жёстких магнитных дисках. Приводы CD (ROM, R, RW), DVD-R(ROM, R, RW), BD (ROM, R, RW)		
	В том числе лабораторных работ	4	

	1. Тестирование оперативной памяти. Тестирование НЖМД.		
Раздел 3. Периферийные устройства			ПК 4.2, ОК 04, ОК 05, ОК 09
Тема 3.1 Периферийные устройства вычислительно й техники	Содержание учебного материала	2	34, 35, 36, 301.3, 301.4, 302.2, 310.6 У2, У3, У01.3, У01.4, У02.2, У02.3, У02.4, У10.6
	1. Мониторы и видеоадаптеры. Устройство, принцип действия, подключение. Проекционные аппараты. Системы обработки и воспроизведения аудиоинформации. 2. Принтеры. Устройство, принцип действия, подключение. Сканеры. Устройство, принцип действия, подключение. Клавиатура. «Мышь». Устройство, принцип действия, подключение		
	В том числе лабораторных работ	6	
	1. Конструкция, подключение и инсталляция видеоадаптера. Тест монитора 2. Конструкция, подключение и инсталляция принтера. 3. Конструкция, подключение и инсталляция сканера		
Тема 3.2 Нестандартные периферийные устройства	Содержание учебного материала	2	34
	1. Нестандартные периферийные устройства: манипуляторы (джойстик, трекбол), дигитайзер, мониторы		
Промежуточная аттестация, <i>в том числе:</i> Экзамен Консультации		18	
		6 12	
ИТОГО		76	

3 УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ

3.1 Материально-техническое обеспечение

Для реализации программы учебной дисциплины предусмотрены следующие специальные помещения и оснащение:

Тип и наименование специального помещения	Оснащение специального помещения
лаборатория Вычислительной техники, архитектуры персонального компьютера и периферийных устройств	Мультимедийные средства хранения, передачи и представления информации. Учебно-методическая документация, дидактические средства ПК, стенд – тренажер "Персональный компьютер"; стенд – тренажер «LCD монитор»;
Помещение для самостоятельной работы обучающихся	Персональные компьютеры с пакетом MS Office, выходом в Интернет и с доступом в электронную информационно-образовательную среду университета

3.2 Учебно-методическое и информационное обеспечение реализации программы

Основные источники:

1. Максимов, Н. В. Архитектура ЭВМ и вычислительных систем [Электронный ресурс] : учебник / Н. В. Максимов, Т. Л. Партыка, И. И. Попов. — 5-е изд., перераб. и доп. — Москва : ФОРУМ : ИНФРА-М, 2018. - 511 с. - (Среднее профессиональное образование). - ISBN 978-5-00091-511-0 (ФОРУМ) ; ISBN 978-5-16-013573-1 (ИНФРА-М, print) ; ISBN 978-5-16-106243-2 (ИНФРА-М, online). - Режим доступа: <https://new.znaniy.com/read?id=304016>
2. Колдаев, В. Д. Архитектура ЭВМ [Электронный ресурс] : учебное пособие / В. Д. Колдаев, С. А. Лупин. — Москва : ИД «ФОРУМ» : ИНФРА-М, 2019. — 383 с. — (Среднее профессиональное образование). - Режим доступа: <https://new.znaniy.com/read?id=336416>

Дополнительные источники:

1. Степина, В. В. Архитектура ЭВМ и вычислительные системы : учебник / В.В. Степина. — Москва : КУРС: ИНФРА-М, 2019. — 384 с. — (Среднее профессиональное образование). - Режим доступа: <https://new.znaniy.com/read?id=343614>
2. Царев, Р. Ю. Программные и аппаратные средства информатики [Электронный ресурс] : учебник / Р.Ю. Царев, А.В. Прокопенко, А.Н. Князьков. - Краснояр.: СФУ, 2015. - 160 с.: ISBN 978-5-7638-3187-0 - Режим доступа: <https://new.znaniy.com/read?id=210910>

Программное обеспечение и Интернет-ресурсы:

Наименование ПО	№ Договора	Срок действия лицензии
MS Windows 7 (подписка Imagine Premium)	Д-1227 от 08.10.2018	11.10.2021
	Д-757-17 от 27.06.2017	27.07.2018
	Д-593-16 от 20.05.2016	20.05.2017
	Д-1421-15 от 13.07.2015	13.07.2016
MS Office 2007	№135 от 17.09.2017	бессрочно
Kaspersky Endpoint Security для бизнеса-Стандартный	Д-300-18 от 21.03.2018	28.01.2020
	Д-1347-17 от 20.12.2017	21.03.2018
	Д-1481-16 от 25.11.2016	25.12.2017
	Д-2026-15 от 11.12.2015	11.12.2016

7 Zip	свободно распространяемое	бессрочно
Multisim Education	К-68-08 от 29.05.2008	бессрочно

Интернет-ресурсы

1. Интуит - национальный открытый университет [Электронный ресурс] Архитектура микропроцессоров <https://www.intuit.ru/studies/courses/604/460/info>, свободный.– Загл. с экрана. Яз. рус.

3.3 Учебно-методическое обеспечение самостоятельной работы обучающихся

Самостоятельная работа является обязательной для каждого обучающегося. Самостоятельная работа может осуществляться индивидуально или группами в зависимости от цели, объема, конкретной тематики самостоятельной работы, уровня сложности, уровня умений обучающихся.

Контроль результатов внеаудиторной самостоятельной работы осуществляется в пределах времени, отведенного на обязательные учебные занятия и внеаудиторную самостоятельную работу обучающихся по учебной дисциплине, проходит как в письменной, так и устной или смешанной форме, с представлением изделия или продукта самостоятельной деятельности.

В качестве форм и методов контроля внеаудиторной самостоятельной работы используются: проверка выполненной работы преподавателем, семинарские занятия, тестирование, самоотчеты, контрольные работы, защита творческих работ и др.

№	Наименование раздела/темы	Оценочные средства (задания) для самостоятельной внеаудиторной работы																
1	Тема 2.1 Логические основы ЭВМ, элементы и узлы	<p><i>Практическое задание:</i> прямой, обратный и дополнительный код. <i>Цель:</i></p> <ul style="list-style-type: none"> – систематизация материала – активизация познавательной деятельности. <p><i>Рекомендации по выполнению задания:</i> Сложить числа -711_{10} и 233_{10}. Представить сами числа и их сумму в прямом, обратном и дополнительном коде.</p> <table border="1" style="width: 100%; border-collapse: collapse;"> <thead> <tr> <th>Число</th> <th>Прямой</th> <th>Обратный</th> <th>Дополнительный</th> </tr> </thead> <tbody> <tr> <td>-711_{10}</td> <td></td> <td></td> <td></td> </tr> <tr> <td>232_{10}</td> <td></td> <td></td> <td></td> </tr> <tr> <td>Сумма</td> <td></td> <td></td> <td></td> </tr> </tbody> </table> <p>Результат выполнения выложить на образовательном портале. <i>Критерии оценки:</i> Оценка «отлично» ставится, если задание выполнено верно и даны полные ответы на вопросы. Оценка «хорошо» ставится, если ход выполнения задания верный, но была допущена одна или две ошибки, либо в ответах допущена неточность. Оценка «удовлетворительно» ставится, если приведено неполное выполнение задания, либо в ответах допущены грубые ошибки. Оценка «неудовлетворительно» ставится, если задание не выполнено.</p>	Число	Прямой	Обратный	Дополнительный	-711_{10}				232_{10}				Сумма			
Число	Прямой	Обратный	Дополнительный															
-711_{10}																		
232_{10}																		
Сумма																		
2	Тема 2.4 Технологии повышения производительности	<p><i>Практическое задание:</i> архитектура современных процессоров. Флагманы Intel и AMD <i>Цель:</i></p>																

	процессоров	<p>– систематизация материала – кодировка материала при помощи таблиц – активизация познавательной деятельности.</p> <p><i>Рекомендации по выполнению задания:</i> Изучив дополнительные источники, журналы на компьютерную тематику и сеть «Интернет» сделать анализ показателей работы современных процессоров от Intel и AMD. Результат оформить в тетради в виде таблицы.</p> <p><i>Критерии оценки:</i> Оценка «отлично» ставится, если задание выполнено верно и даны полные ответы на вопросы. Оценка «хорошо» ставится, если ход выполнения задания верный, но была допущена одна или две ошибки, либо в ответах на вопросы допущена неточность. Оценка «удовлетворительно» ставится, если приведено неполное выполнение задания (упущены важные показатели), либо в ответах на вопросы допущены грубые ошибки. Оценка «неудовлетворительно» ставится, если задание не выполнено.</p>
--	-------------	--

4 КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Контроль и оценка результатов освоения дисциплины осуществляется преподавателем в процессе текущего контроля и промежуточной аттестации.

4.1 Текущий контроль:

№	Контролируемые разделы (темы) учебной дисциплины	Контролируемые результаты (умения, знания)	Наименование оценочного средства
1	Раздел 1 Вычислительные приборы и устройства	31, 32, 33, 309.1	Тест
2	Раздел 2. Архитектура и принципы работы основных логических блоков системы Тема 2.1	31, 32, 33, 34, 35, 36, 304.9, 305.8, 309.1, 309.2, 309.3, 301.3, 301.4, 302.2, 310.6 У1, У2, У3, У01.3, У01.4, У02.2, У02.3, У02.4, У04.8, У05.4, У09.1, У09.2, У10.6, У10.7	Контрольная работа Практическая работа Лабораторные работы
3	Раздел 3. Периферийные устройства	34, 35, 36, 301.3, 301.4, 302.2, 310.6 У2, У3, У01.3, У01.4, У02.2, У02.3, У02.4, У10.6	Лабораторные работы

4.2 Промежуточная аттестация

Промежуточная аттестация обучающихся осуществляется по завершении изучения дисциплины и позволяет определить качество и уровень ее освоения.

Форма промежуточной аттестации по дисциплине «Архитектура аппаратных средств» - экзамен.

Результаты обучения	Оценочные средства для промежуточной аттестации
----------------------------	--

<p>31, 32, 33, 34, 35, 36, 304.9, 305.8, 309.1, 309.2, 309.3, 301.3, 301.4, 302.2, 310.6</p>	<p style="text-align: center;">Теоретические вопросы к экзамену</p> <ol style="list-style-type: none"> 1. Системы счисления, измерение количества информации 2. Представление чисел в ЭВМ. Элементы двоичной арифметики 3. Базовые представления об архитектуре ЭВМ. Принципы фон Неймана 4. Логические узлы ЭВМ. Простейшие типы архитектур ЭВМ 5. Логические элементы: И, НЕ, ИЛИ 6. Логические схемы ЭВМ. Сумматор, шифратор, дешифратор 7. Логические схемы ЭВМ. Триггер, регистр 8. Типы триггеров 9. Типы регистров 10. Назначение и функционирование шин 11. Центральный процессор. Параметры процессора 12. Системная память. Организация оперативной памяти. 13. Команды (КОП, операнды, способы обращения к данным) 14. Схема абстрактного центрального устройства. Назначение элементов схемы 15. Основные команды абстрактной ЭВМ. Последовательность выполнения простейшей программы 16. Блоки питания и корпуса 17. Форм-факторы системных плат. Компоненты системной платы. Наборы микросхем системной логики 18. Специальная память (BIOS) 19. Устройство и принцип работы НЖМД. Характеристики НЖМД 20. Характеристики и устройство ЖК дисплеев 21. Компоненты видеоадаптера 22. Технологии печати 23. Устройство и принцип действия сканера
<p>У1, У2, У3, У01.3, У01.4, У02.2, У02.3, У02.4, У04.8, У05.4, У09.1, У09.2, У10.6, У10.7</p>	<p style="text-align: center;">Примерные практические вопросы к экзамену</p> <ol style="list-style-type: none"> 1. Соберите схему 2х разрядного регистра последовательного занесения кода. 2. Соберите схему с элементом «ИЛИ-НЕ» (4 входа), составьте таблицу истинности 3. Соберите схему с элементом «асинхронный RS-триггер», составьте таблицу истинности 4. Соберите схему с элементом «И» (4 входа), составьте таблицу истинности 5. Собрать системный блок ПК (использовать стенд)

	<ol style="list-style-type: none"> 6. В BIOS установить загрузку с компакт-диска 7. В BIOS найти и отключить контроллер жестких дисков 8. В BIOS показать, как отключается контроллер USB 9. Напечатать на матричном принтере пробную страницу 10. Отсканировать документ на планшетном сканере
--	--

Критерии оценки экзамена

–«Отлично» - теоретическое содержание курса освоено полностью, без пробелов, умения сформированы, все предусмотренные программой учебные задания выполнены, качество их выполнения оценено высоко.

–«Хорошо» - теоретическое содержание курса освоено полностью, без пробелов, некоторые умения сформированы недостаточно, все предусмотренные программой учебные задания выполнены, некоторые виды заданий выполнены с ошибками.

–«Удовлетворительно» - теоретическое содержание курса освоено частично, но пробелы не носят существенного характера, необходимые умения работы с освоенным материалом в основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые из выполненных заданий содержат ошибки.

–«Неудовлетворительно» - теоретическое содержание курса не освоено, необходимые умения не сформированы, выполненные учебные задания содержат грубые ошибки.

ПЕРЕЧЕНЬ ПРАКТИЧЕСКИХ/ЛАБОРАТОРНЫХ ЗАНЯТИЙ



Разделы/темы	Темы практических/лабораторных занятий	Количество часов	Требования ФГОС СПО (уметь)
Раздел 2. АРХИТЕКТУРА И ПРИНЦИПЫ РАБОТЫ ОСНОВНЫХ ЛОГИЧЕСКИХ БЛОКОВ СИСТЕМЫ		26	
2.1 Логические основы ЭВМ, элементы и узлы	Практическая работа № 1 Решение арифметических и логических задач	4	У1
	Лабораторная работа № 1 Моделирование логических элементов	2	У1, У05.4,
	Лабораторная работа 2 Моделирование триггеров	2	У1, У09.1, У09.2
	Лабораторная работа 3 Моделирование регистров	2	У1, У09.1, У09.2
	Лабораторная работа 4 Моделирование работы счетчиков	2	У1, У09.1, У09.2
2.4 Технологии повышения производительности процессоров	Лабораторная работа 5 Системы команд процессора. Модель учебной ЭВМ	2	У1, У04.8, У09.1, У09.2, У09.3
	Лабораторная работа 6 Компиляция и запуск программ в машинных кодах	2	У1, У09.1, У09.2
2.5 Компоненты системного блока	Лабораторная работа 7 Сборка, установка, подключение комплектующих в корпус ПК	2	У2, У3, У01.3, У01.4, У02.2, У02.3, У02.4, У10.6
	Лабораторная работа 8 Установка конфигурации системы при помощи утилиты CMOS Setup	2	У3, У01.3, У01.4, У02.2, У02.4, У10.6
	Лабораторная работа 9 Сбор информации об установленном процессоре. Тестирование процессора на производительность и отказоустойчивость	2	У2, У01.4, У02.2, У10.7
2.6 Запоминающие устройства ЭВМ	Лабораторная работа 10 Тестирование оперативной памяти. Тестирование НЖМД	4	У2, У01.3, У01.4, У10.6, У10.7
Раздел 3. ПЕРИФЕРИЙНЫЕ УСТРОЙСТВА		6	
3.1 Периферийные устройства вычислительной техники	Лабораторная работа 11 Конструкция, подключение и инсталляция видеоадаптера. Тест монитора	2	У2, У3, У01.3, У01.4, У02.2, У02.3, У02.4, У10.6
	Лабораторная работа 12 Конструкция, подключение и инсталляция принтера	2	У2, У3, У01.3, У01.4, У02.2, У02.3, У02.4, У10.6
	Лабораторная работа 13 Конструкция, подключение и инсталляция сканера	2	У2, У3, У01.3, У01.4, У02.2,


			У02.3, У02.4, У10.6
ИТОГО		32	

ОБРАЗОВАТЕЛЬНЫЙ МАРШРУТ

Контрольная точка	Контролируемые разделы (темы) учебной дисциплины	Контролируемые результаты	Оценочные средства	
			Тест	1. Тест
№1	Раздел I. Вычислительные приборы и устройства	31, 32, 33, 309.1	Тест	1. Тест
№2	Раздел 2. Архитектура и принципы работы основных логических блоков системы	31, 32, 33, 34, 35, 36, 304.9, 305.8, 309.1, 309.2, 309.3, 301.3, 301.4, 302.2, 310.6, У1, У2, У3, У01.3, У01.4, У02.2, У02.3, У02.4, У04.8, У05.4, У09.1, У09.2, У10.6, У10.7	Контрольная работа №1	1. Тест 2. Лабораторные работы
№3	Раздел 3. Периферийные устройства	34, 35, 36, 301.3, 301.4, 302.2, 310.6 У2, У3, У01.3, У01.4, У02.2, У02.3, У02.4, У10.6		1. Лабораторные работы
Промежуточная аттестация	Экзамен	31, 32, 33, 34, 35, 36, 304.9, 305.8, 309.1, 309.2, 309.3, 301.3, 301.4, 302.2, 310.6, У1, У2, У3, У01.3, У01.4, У02.2, У02.3, У02.4, У04.8, У05.4, У09.1, У09.2, У10.6, У10.7	Экзаменационные билеты	1 Теоретические вопросы по содержанию курса 2. Типовые практические задания

ЛИСТ РЕГИСТРАЦИИ ИЗМЕНЕНИЙ И ДОПОЛНЕНИЙ

№ п/п	Раздел рабочей программы	Краткое содержание изменения/дополнения	Дата, № протокола заседания ПК/ПЦК	Подпись председателя ПК/ПЦК
		Рабочая программа учебной дисциплины «Архитектура аппаратных средств» актуализирована. В рабочую программу внесены следующие изменения:		
1	3 УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ ДИСЦИПЛИНЫ	<p>В связи с обновлением материально-технического обеспечения п. Материально-техническое обеспечение читать в новой редакции:</p> <p>Лаборатория Вычислительной техники, архитектуры персонального компьютера и периферийных устройств;</p> <p>Учебная аудитория для проведения учебных занятий, практических и лабораторных занятий, для групповых и индивидуальных консультаций, для текущего контроля и промежуточной аттестации, для самостоятельной работы.</p> <p>Рабочее место преподавателя: персональный компьютер, ноутбук, принтер;</p> <p>рабочие места обучающихся, доска учебная, учебная мебель;</p> <p>Модель: учебное пособие: Архитектура системного блока, периферийное оборудование для производства сборки, разборки и сервисного обслуживания оргтехники;</p> <p>Персональные компьютеры;</p> <p>Сканер</p> <p>Плоттер Design Jet 110 plus,</p> <p>Стенд-тренажер "Персональный компьютер";</p> <p>Стенд-тренажер LCD монитор;</p>	16.09.2020 г. Протокол № 1	
2	3 УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ ДИСЦИПЛИНЫ	<p>В связи с заключением контрактов со сторонними электронными библиотечными системами ЭБС ЗНАНИУМ (Контракт № К-60-20 от 13.08.2020 г. ООО «ЗНАНИУМ», 01.09.2020 г. по 31.08.2021 г.)</p> <p>п. Учебно-методическое и информационное обеспечение реализации программы читать в новой редакции:</p>	16.09.2020 г. Протокол № 1	

		<p style="text-align: center;">Основная литература</p> <ol style="list-style-type: none"> 1. Колдаев, В. Д. Архитектура ЭВМ [Электронный ресурс] : учебное пособие / В. Д. Колдаев, С. А. Lupin. — Москва : ИД «ФОРУМ» : ИНФРА-М, 2019. — 383 с. — (Среднее профессиональное образование). - Режим доступа: https://znanium.com/read?id=336416 – Загл. с экрана. 2. Максимов, Н. В. Архитектура ЭВМ и вычислительных систем [Электронный ресурс] : учебник / Н. В. Максимов, Т. Л. Партыка, И. И. Попов. — 5-е изд., перераб. и доп. — Москва : ФОРУМ : ИНФРА-М, 2018. - 511 с. - (Среднее профессиональное образование). - ISBN 978-5-00091-511-0 (ФОРУМ) ; ISBN 978-5-16-013573-1 (ИНФРА-М, print) ; ISBN 978-5-16-106243-2 (ИНФРА-М, online). - Режим доступа: https://znanium.com/read?id=304016 – Загл. с экрана. <p style="text-align: center;">Дополнительная литература</p> <ol style="list-style-type: none"> 1. Степина, В. В. Архитектура ЭВМ и вычислительные системы : учебник / В.В. Степина. — Москва : КУРС: ИНФРА-М, 2019. — 384 с. — (Среднее профессиональное образование). - Режим доступа: https://znanium.com/read?id=343614 – Загл. с экрана. 2. Царев, Р. Ю. Программные и аппаратные средства информатики [Электронный ресурс] : учебник / Р.Ю. Царев, А.В. Прокопенко, А.Н. Князьков. - Красноярск: СФУ, 2015. - 160 с.: ISBN 978-5-7638-3187-0 - Режим доступа: https://znanium.com/read?id=210910 – Загл. с экрана. 		
3	3 УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ ДИСЦИПЛИНЫ	<p>В связи с обновлением материально-технического обеспечения п. Программное обеспечение и Интернет-ресурсы читать в новой редакции: MS Windows (подписка Imagine Premium) договор Д-1227-18 от 08.10.2018, срок действия: 11.10.2021 Calculate Linux Desktop свободно распространяемое ПО (https://www.calculate-linux.org/ru/), срок</p>	16.09.2020 г. Протокол № 1	

		действия: бессрочно; MS Office №135 от 17.09.2007, срок действия: бессрочно; 7 Zip свободно распространяемое (https://www.7-zip.org/), срок действия: бессрочно;		